

Предисловие

Введение в платформу Cortex-M3

Введение

Общая характеристика Cortex-M3

Микропроцессорное ядро Cortex

Конвейер

Регистровый файл

Регистр статуса программы

Режимы работы микропроцессора

Организация памяти Cortex-M3

Системный интерфейс

Архитектура микроконтроллеров STM32

Организация внутренних шин

Распределение памяти

Таймеры общего и специального назначения

Блок захвата/сравнения

Обработка прерываний

Контроллер прерываний

Таблица векторов прерываний

Тактовые генераторы

Отечественные микроконтроллеры с ядром Cortex-M3

Архитектура микроконтроллеров 1986BE9x

Общая характеристика

Функциональная схема

Режимы энергопотребления

Цифровые интерфейсы

Аналоговые блоки

Режимы работы микроконтроллера

Демонстрационно-отладочные платы

Общая характеристика платы 1986EvBrd64

Компоновка платы 1986EvBrd64

Интерфейс для подключения отладчика

Средства разработки

Интегрированная среда разработки Keil uVision

Стандартная библиотека периферийных устройств

Программирование платформы Cortex-M3

Программирование периферийных устройств стенда

Светодиодные индикаторы

Графический дисплей

Цифроаналоговый преобразователь

Встроенный аналоговый компаратор

Аналого-цифровой преобразователь

Программирование часов реального времени

Программирование счетчика-таймера и прерываний

Библиографический список

Предметный указатель